

皇晶科技

DG3000 资料产生器

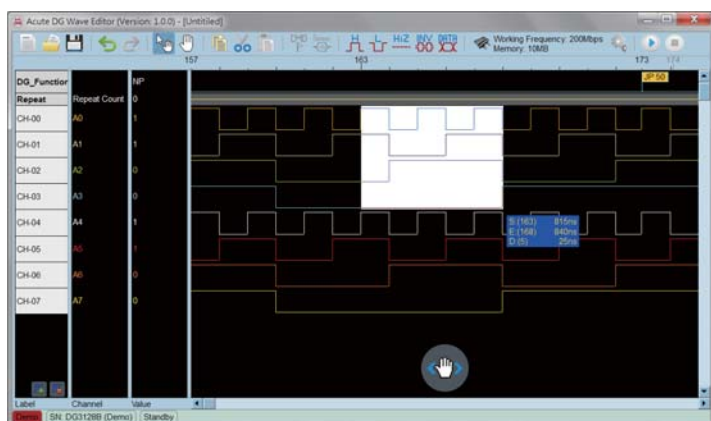


270 x 175 x 55 (mm³)

- USB 3.0 接口, 12V 电源
- 通道 : 112最多 (资料通道) · 16 (事件输入)
- 资料输出速度 : 400Mbps @Ch (最多)
- 记忆深度 : 每通道 256Mb / ch
- 工作频率范围 : 1Hz~400MHz (6位数准确度)
- 输出能力 : 0.8V~5.0V (0.1V解析度) 和高阻抗
- 每通道皆可做相位调整
- 常用的样板资料输出种类 : CAN, I²C, I²S, RS232, SPI, 同步/异步计数器 ...
- 自订资料方式 : 画波形 · 从 Acute-LA / VCD, ...转换波形

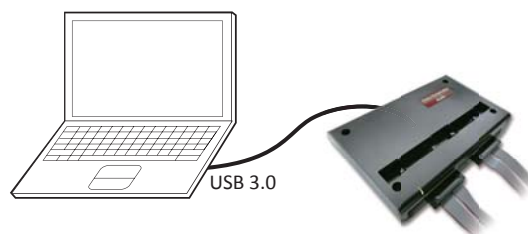
型号	资料通道数	事件输入通道数	记忆深度/每通道
DG3064B	48	16	256Mb/ch
DG3096B	80	16	256Mb/ch
DG3128B	112	16	256Mb/ch

软件画面



系统需求

- USB 3.0 port
- Win 7, Win 8, Win 10 (64 位)
- PC RAM 16GB (推荐) or 8GB (至少)



Acute®

PC-based T&M Instruments

Acute Technology Inc.

Tel: +886-2-2999-3275 E-mail: service@acute.com.tw <http://www.acute.com.tw>



DG3000 系列

型号	DG3064B		DG3096B	DG3128B	
电源	电源		12V Power adapter		
待机电耗	9W		12W	18W	
最大瞬时功耗	24W		30W	36W	
硬件传输介面	USB 3.0				
资料输出通道数	48		80	112	
内存	总内存大小		32Gb		
	每通道内存深度		256Mb/ch		
资料输出速度	400Mbps @Ch (Max.)				
工作频率	内部	范围	1Hz ~ 400MHz		
		准确度	6 位数		
	外部	范围	<200MHz		
		模式	1 Channel (TTL3.3V)		
资料控制指令	Loop, Jump, Hold, Wait for Event				
抖动	时钟通道	<200ps			
	资料通道	<200ps			
事件触发	软件	Hot Key			
		通道数	16		
	硬件	模式	Logic AND / Logic OR		
		触发准位	-0.5V ~ 4.5V		
相位延迟功能	通道数	所有通道皆可设定			
	延迟时间	> 300Mbps : No, < 300Mbps : 8 Phases from 0 to 1UI			
温度	工作温度/保存温度		5°C~45°C (41°F~113°F) / -10°C~65°C (14°F~149°F)		
软件功能	使用语系	English / Traditional Chinese / Simplified Chinese			
	波形存储/载入	Yes			
	通用波形产生	Synchronous / Asynchronous Counter, CAN, I ² C, I ² S, LIN, SPI, UART, ...			
	波形编辑介面	波形绘制 / 文字描述波形			
主机尺寸	L x W x H (mm ³)		270 x 175 x 55		
重量	主机 / 配件		800g / 1850g		
Probe	DG-pod / Event-pod / OE-pod	1 / 1 / 1		2 / 1 / 1	3 / 1 / 1
	Flying lead cable:				
	DG (DG) / Event (DG, Event) / OE (DG, OE)	4 / 2, 2 / 2, 1		8 / 2, 2 / 2, 1	12 / 2, 2 / 2, 1
	测试夹	80		120	160
DG-Probe/ OE-Probe	通道数	32 for DG / 24 for OE			
	输出速率	400Mbps @Ch (Max.)			
	低准位电平值	0V			
	DG-Probe 高准位电平最小值	0.8Vpp @ <= 40Mbps, 1.2Vpp @ <= 300Mbps, 1.5Vpp @ <= 400Mbps			
	OE-Probe 高准位电平最小值	1.1Vpp @ <= 50Mbps, 1.3Vpp @ <= 300Mbps, 1.5Vpp @ <= 400Mbps			
	高准位电平最大值	5.0V			
	输出的最小脉冲宽度	2.5 ns			
	输出阻抗	CMOS with 20 Ω			
	输出能力	20mA/ch			
	允许输出 (Output Enable)	DG-Probe	2 个总线 OE ¹		
	OE-Probe	1 个总线 OE ¹ + 8 个通道 OE ²			
Event-Probe	通道数	16 (DG) + 16 (Event) + 1 (Clock Input)			
	输出速率	200MHz (Max.)			
	事件触发准位	-1V~8V @ 0.1V Resolution			
	非破坏性输入范围	±15V DC+AC peak (Max.)			
	可触发事件的最小脉冲	2.5 ns			
	触发灵敏度	~300mV			
	输入阻抗	1M 5p			

¹ 总线OE：可控制一组总线的输出，每个总线宽度为16通道，² 通道OE：可控制单一通道

产品内容：

